PAT-NO:

JP360004244A

DOCUMENT-IDENTIFIER:

JP 60004244 A

TITLE:

SEMICONDUCTOR COOLING DEVICE

PUBN-DATE:

January 10, 1985

INVENTOR-INFORMATION:

NAME

ASHIWAKE, NORIYUKI OGURO, TAKAHIRO YAMADA, TOSHIHIRO SATO, MOTOHIRO NISHIMURA, ASAO KAWAMURA, KEIZO NAKAYAMA, HISASHI SHIDA, SHIGERU KOBAYASHI, FUMIYUKI

ASSIGNEE-INFORMATION:

NAME

COUNTRY

HITACHI LTD

N/A

APPL-NO:

JP58110891

APPL-DATE:

June 22, 1983

INT-CL (IPC): H01L023/36

US-CL-CURRENT: 257/714, 257/E23.094

#### ABSTRACT:

PURPOSE: To offer the title device which can enhance the cooling efficiency by absorbing the heat generation of a semiconductor chip and block the leakage of cooling material sealed in the bellows.

CONSTITUTION: Required semiconductor chips 4, 4... are

fixed on the surface of a ceramic substrate 3 respectively via solder balls 5, 5.... On the other hand, a plate 12 is fixed on the stepwise difference surface of the inside end of a heat sink 1, having holes corresponding to the chips 4, and the bellows 61 made of copper or nickel is fixed to the hole corresponding to the chip 4 in the plate 12 by a suitable means. Besides, a stud 11 is fixed inside integrally by welding, its tip being press-contacted with the chip 4 by the compression force of the bellows 61. The mixture of gallium-indium-tin alloy of a liquid metal, and helium or nitrogen gas is sealed as the cooling material 81 among the heat sink 1, plate 12, and bellows 61, thus functioning as the pressure to the chip 4, together with the spring force of the bellows.

COPYRIGHT: (C) 1985, JPO&Japio

## (9) 日本国特許庁 (JP)

①特許出願公開

# ⑩公開特許公報(A)

昭60-4244

60Int. Cl.4 H 01 L 23/36 識別記号

庁内整理番号 6616--5F 母公開 昭和60年(1985)1月10日 発明の数 1 審査請求 未請求

(全 5 頁)

## **60半導体冷却装置**

即特

簡 昭58—110891

❷出 願 昭58(1983)6月22日

@発 明 者 芦分範行

土浦市神立町502番地株式会社 日立製作所機械研究所内

600 明 者 大黒崇弘

> 土浦市神立町502番地株式会社 日立製作所機械研究所内

明 者 山田俊宏

土浦市神立町502番地株式会社 日立製作所機械研究所内

**加発 明 者 佐藤元宏** 

土浦市神立町502番地株式会社 日立製作所機械研究所内

仍発明 者 西村朝雄

十浦市神立町502番地株式会社 日立製作所機械研究所內

@発 明 者 川村圭三

土浦市神立町502番地株式会社 日立製作所機械研究所内

⑪出 願 人 株式会社日立製作所

東京都千代田区神田駿河台 4 丁

目6番地

00代 理 人 弁理士 高橋明夫 外1名 最終頁に続く

1. 発明の名称 半導体冷却装置

### 2. 特許請求の範囲

1.ケース上の基板に半田ポールを介して固定 した半導体チップを押圧するペローズがヒート シンクに連係されその内部にスタッドを有する と共に冷却材に接触している半導体冷却装置に おいて、肢ペローズが上記ヒートシンクに接合 されたプレートに設置され、而して上記スタッ ドの萎燥が眩ペローズの上庭内面に一体化され ると共化その先端が上配半導体チップ化圧接さ れ、又はペローズとヒートシンク間に冷却材が 介設されているととを特徴とする半導体冷却整 **a**.

- 2. 上記ペローズが耐蝕加工されているととを 特徴とする上配等許請求の範囲第1項記載の半 導体冷却裝置。
- 3. 上配給却材が気体、液体、固体のいずれか にされているととを特徴とする上記特許請求の 範囲第1、2項のいずれかの半導体冷却装置。

4. 上配冷却材が施動材化されていることを脖 数とする上記修許請求の範囲第1~3項記載の いずれかの半導体冷却装置。

#### 3. 発明の詳細な説明

#### [発明の利用分野]

との発明はコンピュータに萎備されたLSIの 冷却装置に設けられ耐久性が良く、しかも熱変形 吸収に使れた半導体冷却装置に係る発明である。 [発明の背景]

L8Iの冷却装置の基本的な銀様として第1図 に示すようなものが採用されてきた。

即ち、ヒートシンク1とケースでに囲まれた内 郊には眩ケース2の表面内面に設けた基板3 化半 進仕チップ4が半田ポール5を介して固定され、 これに対して上記ヒートシンク1にその基端を固 定したペローズ6の先端に所定の冷却素子7が段 けられ、上記半導体チップ4に圧接されるように されて数ペローメ6内の不活性ガスにより数半導 体テップ4の熱を吸収して上記ヒートシンク1に 放船するようにしていた。

特異略60-4244(2)

しかしながら、上記のような冷却装置9におい . てはペローズ6の内封不活性ガスの熱伝導率が悪 いために赶大型コンピュータにおいてはその冷却 効率がわるいという不具合があり、その解決が望 されるようになつてきた。

とれに対処するに第2回に示す様な特公昭56 一 31743 号公報に示される発明の如く上記ペロ ーズ6内に水銀やガリユウム合金等の液体金属の 冷却材8′を封入して、その熱伝導性を向上させ るようにし、又、鉄種液体金属の冷却材 81 につ いてはその温度勾配を出来るだけ急にするように その厚みを薄くするべく上記ヒートシンク1から 冷却未子8,7に対してスタッド10を突出させ ていた。

さりながら、上述従来技術に基づく冷却装置 9' においてはその冷却効率を良くするためには上記 スタッド10′とペローメ6との間に対入される 冷却材8′を確実に充分所定の容量でいれなけれ ばならず、もしそれが不充分であると設計冷却効 率が得られないという不具合がある。

低端な場合には、その変動量は最大1mにも及 び、とれを上記冷却素子?が吸収するにはそれ相。 当のペローズ6のパネ定数を大きくしてその圧縮 荷重による数半導体チップ4の位置姿勢の変位を 吸収するようにしなければならないが、実際には 上記半田ポール5の寿命が着しく低下してしまい、 実質的銀機能を保証するためにははペローズ6の 荷重としては200gを越えるととは許されたい。

面して、とれらの条件を満たナペローメ6の実 際上の成形加工としては肉厚にして100μ以下 とするしかなくこれを可能とする技術としては現 在のところ電筒ペローズしかない。

しかし、数電筒ペローズはその製造過程、及び、 その後の組付け等の過程において扱小なピンホー ルを全くないよりにするととは極めて困難であり、 したがつて、大型コンピュータの稼動中に経時的 化ピンホールから上配冷却材 8′ がリークし、そ の結果冷却性能が低下するという欠点があり、更 にリークする液体金属の冷却材 8 / が半導体チッ プ4の発熱温度程度で溶散するような材料である

ところが、「上配合却材8/はその表面扱力が極 めて大きくペローメ6とスタッド10の間隔が狭 いためにとれて設定量を正確に封入するのは楽し く困難性が伴う難点があつた。

又、実装コンピユータのLSIの発熱を恰却す るには上記半導体チップ4化発生した熱を確実に ヒートシンク1に伝達しなければならないが、と の場合数半導体チップもとこれに対する冷却素子 7の対応 当袋面11からの熱伝達が良いととが条 件である。

したがつて、そのためには鉄冷却素子?が鉄半 導体チップ 4 に確実に当接していることが前提と

さりながら、一般化プレート3はその製造工程 にかいて不可避的に誤差が避けられず、一方、又、 半導体チンプ 4 6半田ポール 5 による接着固定過 程化やいて欧半田ポール5のネジ収縮化より変形 し、又、稼動中に於ける熱の影響により放誘板3 が反る等しこれらの条件が競合して数半導体チッ プは位置、及び、姿勢の変動をする。 .

場合には上記冷却素子?や、場合によつてはペロ ーメ64一部寅蝕し、その結果重大な結果に陥る 雌がある不利点があつた。

#### [発明の目的]

との発明の目的は上述従来技術に基づく半導体 チップに対する先端の問題点を解決すべき技術的 課題とし、数半導体チップ化対する数半導体チッ プの発熱を確実に吸収して冷却効率を上げること が出来るようにするばかりでなく、そのペローズ 6 内封入の冷却材のリークを確実に阻止する優れ た半導体冷却装置を提供せんとするものである。

#### [発明の概要]

との発明は、前述問題点を解決するために、ヒ ートシンクとケースとの内部に数ケースの内偶数 面に設けた基板に対して半田ポールを介して半導 体チップを設けておきとれて対して上記ヒートシ ンク1に固定したプレートに対して放半導体チツ プ化内側が対向する形でペローズ6をその外側に 耐熱加工した寒膜体を設けて一体固定し、而して 放べローズの上底にスタッドの茶路を固定すると

共化その先端を数半導体チップに押圧当接させて 数半導体チップの姿勢変位、及び、碁板の変形を 常に吸収するようにして常に数半導体チップの熱 を数スタッドを介してペローズに伝達し、而して 数ペローズの周囲に設けた冷却材によりヒートシ ンクに対して確実に放熱して冷却することが出来 るようにしたものである。

# 

次化、との発明の実施例を第3図以下の図面に 基づいて説明すれば以下の造りである。尚、第1。 2図と同一態様部分は同一符号を用いて説明する ものとする。

第3図に示す実施例において91はとの発明の 要旨を成す半導体冷却装置であり、超大型コンピュータに装備されるLSIの各モジュールのユニットに設けられ、そのヒートシンク1とケース2 の内側には在来継様同様に数ケース2の内側表面 にセラミック製の基板3が適宜接着手段により固定させており、該基板3の表面には所定の半導体 ナップ4,4…が各々球状の半田ポール5,5…

尚、前記ケース2とプレート12、及び、ヒートシンク1、ペローズ6間に封入されている強素ガスの圧力よりとれらの総合押圧力が大きくされていることは勿論である。

このようにすることにより上配冷却材 8 1 はペローズ 6 からリークすることは少なくとも 1 0年程度は有り得ない設計が出来る。

上送構成化おいて、L8Iは上記半導体チップの発熱化よつて温度を上昇するが、該各半導体チップ4の発熱はスタッド11を介してペローズ6 に伝達され、更に合却材81を介してヒートッシク1に放散されて常に冷却され、その高速演算は 設計通りに行われ、超大型コンピュータの機能は 経時的に充分に維持される。

而して、上記録動中において組付け観差、或いは、発生温度による変形等により基板3が反り返ったり。半導体チップ4が契勢変位しても上記ペローズ6の数定押圧力により常にスタッド11は確実に上記変形変位を吸収して安定して半導体チップ4に当接し、その発生熱を吸収してペローズ

を介して固定されている。

一方、とれに対し上記ヒートシンク1の内側端部の改差面にはブレート12が欧半導体チップ4 に対する孔を有して固定されており、欧プレート12の半導体チップ4対応孔には欧半導体チップ4対応孔には欧半導体チップ4で内側を向けて解裂、或いは、ニッケル製のペローズ6が適宜手段で固定されている。

而して、数ペローズ6の外側には蒸磨手段により厚さ約5μのポリペラキシレン(商品名パリレン)の耐蝕膜13が一体に耐蝕加工されてかり、その内側にはスタッド10がその上庭内面に一体 密接固定させてかり、又、その先端は数ペローズ6の圧縮力によりパネ力を与えられて上記半導体テップ4に圧接されている。

そして、上記ヒートシンク1とプレート12及びペローズ6との間には液体金属のガリウムーインジュームースズ合金、及び、ヘリウム、或いは、 量素ガスの混合体が冷却材81として對入されて 上記ペローズのパネ力と共にスタッド10の半導 体チップ4に対する押圧力として作用している。

6 に伝達するととが出来る。

又、軟ペローズ6は先述の如く、ガリウェーインジュウムースズ合金の耐蝕薄膜をライニングされているので経時的にピンホール等が生ぜず、したがつて、冷却材81がリークするようなとともなく、よつて、その冷却性能は長く変るととなく維持される。

又、第4回に示す実施例においては冷却材にフロロカーボン82を對入させてペローズ6の上面には高熱用の冷却装置14を設け、更に、ヒートシンク1の内側には急熱フィン15を設けるようにした態様であり、とのようにすることにより上記フロロカーボンは沸騰し易く、したがつて、熱抵抗はより小さくなり冷却効率は著しく促進させることが出来る。

又、第5図化示す実施例は冷却材83としてフロロカーポンやシリコン油等の不活性液体を洗す様にし、又、上記ペローズ6の上面にフィン16を設けてより放動効果が大きいようにして冷却効率を促進させるようにしたものである。

特問昭60-4244(4)

当該競機においては前突施例の如く液体会局の 如き特殊な熱伝導格却材を用いずに、又、沸騰格 却のような不安定性もなく装置の信頼性を高くす ることが出来る。

向、との発明の実施競技は、上述各実施側に限る。 ものでないことは勿論であり、種々の無様が採用 可能である。

#### [発明の効果]・

以上との発明によれば基本的に、 冷却材をペローズに対して確実に設計通りに装備させるととが 出来る。又、それによつてペローズ 6 のスタッド を介しての半導体チップに対する押圧力を半田ポールを摂わない程度に設計通りにさせるととが出来る優れた効果がある。

したがつて、半導体チップの姿勢位置変化も確 実に表収され、しかもその発熱は確実にスタッド ヤペローズを介し冷却材放熱されヒートシンクに 放散される。

そして、従来の如くスタッドが挿入されている ペローズ内に冷却材を封入する必要もないので組 付けにかいて冷却材の封入の自由変が等しく高まり、その種類の選択も大幅に要和されるという利 点もある。

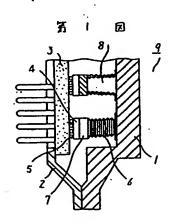
更に、数ペローズの外側に耐蝕加工を行つた有 根帯膜をライニングするようにすることにより電 肉ペローズに不可避的に生じやすいピンホール等 も防がれ、したがつて、冷却材の稼動中に於ける 経時的リークも生じないという優れた効果が生ず る。

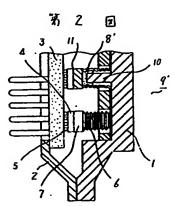
#### 4. 図面の簡単な説明

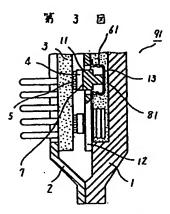
第1,2図は従来技術に基づく半導体冷却装配の振略断面図、第3図以下はとの発明の実施例の 説明図であり、第3,4,5図は各実施例の説明 断面図である。

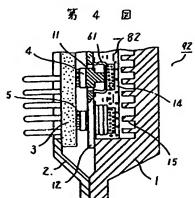
1…ヒートシンク、2…ケース、4…半導体チップ、5…半田ポール、6…ペローズ、10…スタッド、12…ブレート、81.82,83…冷却材、91.92,93…半導体冷却装置。

代理人 弁理士 高橋明夫









# 第1頁の続き

**@発明者中山恒** 

土浦市神立町502番地株式会社 日立製作所機械研究所内

**@発明者志田茂** 

土浦市神立町502番地株式会社 日立製作所機械研究所内

⑫発 明 者 小林二三幸

秦野市堀山下1番地株式会社日

立製作所神奈川工場内

第 5 図

